

VHDL Developer

Dekimo Gent ontwikkelt firmware, embedded software en elektronica voor derden. Voor onze vestiging in Gent zoeken we ingenieurs voor het ontwikkelen van VHDL-code op FPGA.

Functie

- In nauwe samenwerking met klanten en collega's denk je na over de beste oplossing voor een nieuw en uitdagend VHDL-vraagstuk. Je maakt een analyse, je schrijft de code en de testbanken, doet simulaties en test finaal alles op de uiteindelijke hardware.
- Projecten variëren van eenvoudige CPLD's tot meer complexe FPGA's, zoals Spartan, Virtex of Stratix.

Profiel

- Je bent in het bezit van een master diploma.
- Je hebt passie voor VHDL-ontwerp door studies of uit ervaring.
- Je bent een échte ingenieur, bezeten door het bedenken van oplossingen, voorzien van het nodige doorzicht en met feeling voor elektronica.
- Kennis van Xilinx, Altera of Lattice zijn pluspunten.
- Affiniteit met (embedded) software of elektronicaontwerp is zeker ook een pluspunt. Een veelzijdige duizendpoot kan zich bij ons in de verschillende domeinen uitleven.

Ons aanbod

- Dekimo zet sterk in op zelfontwikkeling: autonomie in je functie, mogelijkheid om expertise te verwerven in verschillende domeinen en een grote variëteit aan leuke projecten.
- Wij bieden u een prettige no-nonsense werksfeer in een interessante, afwisselende technologische omgeving.
- Daarnaast bieden we een aantrekkelijke verloning, die je flexibel zelf kan samenstellen.

Geïnteresseerd?

Stuur uw CV naar Stijn.Verhertbrugge@dekimo.com.